COMMUNICATION EQUIPMENT

Patent Number:

JP6133083

Publication date:

1994-05-13

Inventor(s):

MURATA YUKIO; others: 02

Applicant(s):

CANON INC

Requested Patent:

☐ JP6133083

Application

JP19930207829 19930823

Priority Number(s):

IPC Classification:

H04M11/00; H04L12/02; H04L29/00; H04L29/08;

EC Classification:

Equivalents:

Abstract

PURPOSE:To simplify the constitution of an equipment to attain the wide utilization of digital communication by separating channel B and D data to switch a route in accordance with the kind of information of channel B data and making MODEM into one chip.

CONSTITUTION:At the time of simultaneous processing the facsimile communication of G4 and G3, after the respective call setting of channels B1 and B2 by a channel D, the data route of each channel is set. The channel B1 and a route (c), routes (f) and (h) are connected by G4 and the channel B2 and the route (b), routes (e) and (i) are connected by G3. Next, each data is read out of a share memory 1-6 and individually framed by HPLC controllers (a) and (b). The channel B1 is transmitted after speed matching processing by and it is modulated by a modem 1-7-5 and transmitted by using the channel B2 by A/D converting by G3PCM-CDEC1-10 by G3. Thus, digital communication can widely be utilized with easy constitution.

Data supplied from the esp@cenet database - I2

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-133083

(43)公開日 平成6年(1994)5月13日

(51)Int.Cl.5

識別記号

庁内整理番号

H 0 4 M 11/00

303

8627-5K

技術表示箇所

H 0 4 L 12/02

29/00

8732-5K

H 0 4 L 11/02

FΙ

Z.

8220-5K

13/ 00

T

審査請求 未請求 請求項の数7(全20頁) 最終頁に続く

(21)出願番号

特願平5-207829

(22)出願日

平成5年(1993)8月23日

(31) 優先権主張番号 特願平4-235931

(32)優先日

平4(1992)9月3日

(33)優先権主張国

日本(JP)

(31) 優先権主張番号 特願平4-235936

(32)優先日

平4(1992)9月3日

(33)優先権主張国

日本(JP)

(71)出顧人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72)発明者 村田 幸雄

東京都大田区下丸子3丁目30番2号キャノ

ン株式会社内

(72)発明者 加々美 直人

東京都大田区下丸子3丁目30番2号キャノ

ン株式会社内

(72)発明者 丹野 秀敏

東京都大田区下丸子3丁目30番2号キャノ

ン株式会社内

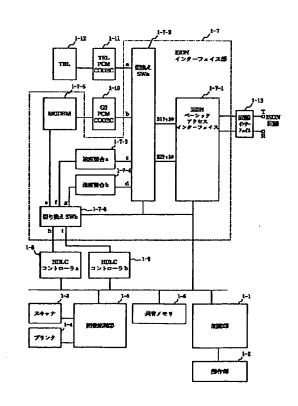
(74)代理人 弁理士 丸島 儀一

(54)【発明の名称】 通信装置

(57)【要約】

【目的】 ISDN通信装置の構成を簡略化するととも に、ファクシミリ通信だけでなく幅広いデジタル通信に 利用可能にすることを目的とする。

【横成】 ISDNペーシックアクセスインターフェー ス1ー7-1と、切り換えスイッチ1-7-2, 1-7 - 6 と、非制限デジタルデータ用の速度整合を行なう速 度整合部1-7-3, 1-7-4と、モデムを1チップ 上に構成したISDNインターフェース部を設ける。



【特許請求の範囲】

【請求項1】 データを入出力するデータ入出力手段と、

前記データ入出力手段とISDN間のデータの入出力を 制御するISDNインターフェイスとを有し、

前記!SDNインターフェイスは、1チップ!Cで構成され、少なくともBチャネルデータとDチャネルデータを分離して入出力するインターフェイス手段と、

Bチャネルデータの情報の種別に従いデータ経路を切り 換えて入出力するスイッチ手段と、

Bチャネルデータの経路において、3. 1 Kオーディオ 用の経路に接続するモデムとを有することを特徴とする 通信装置。

【請求項2】 更に前記ISDNインターフェースは前記データ入出力手段からのデータ、又は入出力手段へのデータを64k非制限デジタルデータに速度整合を行う手段とを有することを特徴とする請求項1記載の通信装置

【請求項3】 更に、停電を検出する検出手段を有することを特徴とする請求項1記載の通信装置。

【請求項4】 前記検出手段によって、停電が検出されると、ISDNからの電力を通信装置へ供給する電源供給手段を有することを特徴とする請求項3記載の通信装置。

【請求項5】 前記検出手段によって停電が検出された 際に電話による音声通信を可能とするべく通信装置を制 御する1チップマイクロコンピュータを有することを特 徴とする請求項3記載の通信装置。

【請求項6】 BチャネルデータとDチャネルデータを チャネル多重化したパスを入出力するISDNインター フェースと、前配ISDNインターフェース部に入出力 するパスと接続されるモデムからなる1チップICと、 商用電源を監視し停電を検知する検知手段と、

停電時には電源の供給を前配商用電源から回線からの給 電に切り換える電源供給手段を有し、

前配電源供給手段は停電時には前配 I S D N インターフェース部に対して回線からの給電を行うことを特徴とする通信装置。

【請求項7】 BチャネルデータとDチャネルデータを チャネル多重化したパスを入出力するISDNインター フェースと前記ISDNインターフェース部に入出力す るパスと接続されるモデムとDチャネルの呼制御を行う マイクロコンピュータからなる1チップICと、

商用電源を監視し停電を検知する検知手段と、

停電時には電源の供給を前配商用電源から回線からの給電に切り換える電源供給手段を有し、前配電源供給手段 は停電時には I S D N インターフェース部と前配マイクロコンピュータにたいして、回線からの給電を行うことを特徴とする通信装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、ISDN通信網に接続される通信装置に関する。

2

[0002]

【従来の技術】ファクシミリは広く社会に浸透し、ビジネスツールとして必須の装置となっている。一方、通信回線では、ISDNのサービスが開始され通信の統合化が進められており、次代のインフラとして大きな期待が寄せられている。

【0003】ISDNでは、従来の公衆電話回線網(PSTN)との網間接続が可能である。従ってISDNに接続するISDNファクシミリ装置は、ISDNに接続するG4ファクシミリ装置とPSTNに接続するG3ファクシミリの両方と交信する能力を有することがほとんどである。

[0004]

【発明が解決しようとする課題】上述した如くG3,G 4ファクシミリの両方と交信可能な ISDNファクシミリ装置では、ISDNインターフェイス、G3ファクシ ミリ用のMODEM、PCM一CODEC、HDLCコントローラ等、G3ファクシミリ装置と比較すると必要となる部品点数が非常に多い。そのため、G3ファクシミリ装置と比較してハードウェアの規模・コストが高くなり、高速通信・マルチアクセス等 ISDN回線の多数のメリットにもかかわらずG4ファクシミリ装置がG3ファクシミリ装置に置き替わるまでには至らないのが現状である。

【0005】また、PSTNを使用している電話機では 30 停電時にも網からの給電だけでダイアル機能・リンギング機能・オフフック検出機能を動作させ、電話を使用する事が出来た。従って、停電時でも緊急情報等も伝達する事が可能であった。しかしながら、ISDNを使用する通信端末、特にファクシミリ機能を有する端末では構成上電話を動作させるためには、制御部、通信制御部等、多数の回路を動作させなければならず、網からの給電だけでは回路の消費電力を満たす事が出来なかった。また、バックアップ電源を使用した場合でも短時間しか電源が持たなかった。しかもコストアップになる。従って、停電時にはISDN端末に付属されている電話器を使用することができなかった。

[0006]

【課題を解決するための手段及び作用】本発明は上述した如くのISDN通信装置とくにファクシミリ機能を有する通信端末の大きな欠点である装置コストを低減し、G3ファクシミリ並のコストに近づけることができる通信装置の提供を目的とする。

【0007】本発明の更なる目的は装置コストを低減することにより、ISDN通信網のメリットをユーザが広く利用することが可能になる通信装置の提供にある。

50

【0008】また | SDNにおいてはベーシックインタ ーフェースで2つのデータチャネルを持ち、同時に2つ の通信が可能となっているが、本発明では、ファクシミ リ通信だけでなくパソコン通信・FD転送等幅広いディ ジタル通信をマルチでアクセスすることができる通信装 置の提供を目的とする。

【0009】本発明の更なる目的は、停電時にもバック アップ電源を使用する事なく網からの給電のみで電話機 能を動作させる事ができる通信装置の提供にある。

【〇〇1〇】上述した目的を達成するため本発明によれ ばISDNに接続する通信装置において、少なくとも、 BチャネルデータとDチャネルデータを分離して入出力 するISDNインターフェイス部と、Bチャネルデータ の情報の種別に従いデータ経路を切り換えて入出力する 手段と、MODEMを1チップ化したことによりISD N通信端末で必須となる部品点数を削減しハードウェア の規模を大きく縮小するとともにコストも低く抑えるこ とができる。

【0011】また、Bチャネルの経路において、64k 非制限デジタルデータ用の経路を2チャネル有する事に より、多種類のディジタル通信がマルチアクセスで実現 可能となる。

【OO12】さらに、Bチャネルデータの情報の種別に 従い切り分けられたデータ経路を選択する手段と、選択 されたBチャネルデータ経路のHDLC制御を行う手段 と、HDLC制御を行う手段とISDNインターフェイ ス部のDチャネルデータ入出力部に接続する、シリアル あるいはパラレル通信インターフェイスを内蔵する事に より、パソコン・ワークステイション等を簡単にISD N回線に接続する事が可能となる。そのため、スタンド アローンの端末を、マルチメディア・ISDN回線マル チアクセス端末へと展開することが、低コスト・低実装 面積で実現可能となる。

【0013】また本発明では、ISDNに接続する通信 装置において、少なくとも、BチャネルデータとDチャ ネルデータを多重化したパスを入出力するISDNイン ターフェース部と、MODEMを1チップ化する。その チップ内で、ISDNインターフェース部と、それ以外 の部分に対する給電を分離する。そして、商用電源を監 視し停電を検知する手段と、停電時には電源の供給を商 用電源から回線からの給電に切り換える電源監視回路に より、停電時にはISDNインターフェース部にたいし て、回線からの給電を行う。この手段により、電話機能 に有する消費電力を低減し、回線からの局給電だけで通 話が可能となる。また、停電時に主にレイヤ2・3の制 御を行う1チップマイコンもチップに内蔵する事によ り、部品点数を削減しハードウエアの規模を大きく縮小 するとともにコストも低く抑えることができる。

[0014]

【実施例】〔第1実施例〕以下、図面を参照して本発明

の第1実施例を詳細に説明する。

【0015】まずブロック図である図1を用いてファク シミリ装置の構成の概要を説明する。

【0016】1-1は制御部であり、CPU, ROM, RAM、時計IC、I/O、CGROM等により構成さ れるマイクロコンピュータ回路であり、マイクロコンピ ュータのソフトウェア制御により装置全体の動作制御, 各種データの管理を行う。1-2は操作部であり、各種 キー、表示部等により構成されオペレータからのキー入 10 力の受付や、各種情報の表示を行う。1-3はスキャナ であり、CCD、AD変換回路、画像処理回路等により 構成され光学的に読取られたデータに対し光電変換,A D変換、画像補正、2値化処理等の画像処理を行う。1 - 4 はプリンタでありサーマルプリンタ、レーザビーム プリンタ、インクジェットプリンタ等の画像出力装置で あり、スキャナ1-3で読取られた画像データ,受信し た画像データあるいは制御部により形成された画像デー タを可視出力する。1-5は画像処理部であり、圧縮コ 一ド符号化・復号化処理回路、画像データ拡大縮小回路 20 等よりなり、読み取った画像データの符号化、受信した 画像データの復号化、復号化したデータの出力等の画像 処理を行う。1-6は共有メモリであり、読み取った画 像データ,受信した画像データ等を格納する。1-7 は、ISDNインターフェイス部であり、1-7-1の ISDNペーシックアクセスインターフェイス1-7-1, Bチャネル切り換えSWa1-7-2, 速度整合処 理部a1-7-3, 速度整合処理部b1-7-4, MO DEM1-7-5・Bチャネル切り換えSWb 1-7-6より構成される。破線で囲まれたISDNインターフ 30 ェイス部1-7はワンチップのICで構成される。IS DNペーシックアクセスインターフェイス部1-7-1 は、主にISDNレイヤ1・2の制御を行う。Bチャネ ル切り換えSWa1-7-2は、送信あるいは受信する Bチャネルデータの情報種別によりデータ経路を切り換 える働きを行う。データの種別には、「64k非制限デ ィジタル情報」、「3.1Kオーディオ」、「音声」の 3つの種類がある。速度整合処理部a1-7-3. b1 -7-4は、64kbps/56kbps変換等のデー タ転送レートの変換を行なう。MODEM1-7-5 40 は、送信するデータの変調, 受信したデータの復調等を 行う。Bチャネル切り換えSWb 1-7-6は、MOD EM1-7-5, 速度整合処理部 a 1-7-3. b 1-7-4の3つのデータ経路から2つのデータ経路を選択 し、データを入出力する。HDLCコントローラa1-8は、送信するBチャネルデータのフレーミング、受信 したBチャネルデータのデフレーミング等の処理を行 う。HDLCコントローラb1-9は、送信するBチャ ネルデータのフレーミング、受信したBチャネルデータ のデフレーミング等の処理を行う。G3-PCM-CO DEC1-10, TEL-PCM-CODEC1-11

は、それぞれの特性(CCITT動告G.711)で、 受信時はディジタルデータをアナログデータに変換し、 送信時はアナログデータをディジタルデータに変換す る。1-12は、電話回路であり適話に使用される。1 -13はパルストランス等よりなる回線インターフェイ スであり、Bチャネルデータ、Dチャネルデータはこの 回線インターフェイスを通して送受信される。

【0017】次に、図2を用いて通信制御手順の説明を 行う。図2はISDNのDチャネルを用いた呼設定・呼 解放の手順である。図2において着呼側がSFT UP を受信して着信可能な状態であればALERTING・ CONNECTINGを送出することに着信状態となり Data Transfer Phaseを経て呼解放 の手順へと進む。図3には、SET UPメッセージの 情報内容が示されており、伝達能力情報要素中の情報転 送能力が図4に示されている。受信時は、この情報転送 能力(SET UPメッセージ中に示されている。)を 検知する事により、SWa1-7-2, SWb1-7-6の切り換えを制御し、送信時には送信すべきデータの 種別によってSWa1ー7ー2, SWb1ー7ー6の切 り換えを制御し、また、SET UPメッセージ中の情 報転送能力を送信すべきデータの種別に応じた応力に設 定し送信する。

【0018】次に、通信制御の一例を図5のフローチャートを用いて行う。ここでは、G4送信とG3送信を同時に処理する場合の例を説明する。

【0019】まずS1-1において、G4送信のために DチャネルによりB1チャネルの呼吸定を行う。呼吸定 の手順は図2に示した通りである。呼吸定が終了すると (S1-2)B1チャネルデータのデータ経路を設定する(S1-3)。ここでは、図1中でB1チャネルとデータ経路で、データ経路で設定した後、共有メモリ1-6より送出するG4データを読み出し、HDLCコントローラョにて HDLCのフレーミングを行い、速度整合が必要な場合 は速度整合部ョで速度整合処理を行いB1チャネルを用 いてデータの送信を開始する(S1-4,図2中のデータ トランスファー フェーズ)。

【0020】次にS1-5において、G3送信のために、DチャネルによりB2チャネルの呼散定を行う。呼散定の手順は図2に示した通りである。呼散定が終了すると(S1-6)B2チャネルデータのデータ経路を設定する(S-8)。ここでは、図1中でB2チャネルとデータ経路り、データ経路をとデータ経路 i を接続する。データ経路を設定した後、共有メモリ1-6より送出するG3データを読み出し、HDLCコントローラりにてHDLCのフレーミングを行い、モデム1-7-5を用いて変調し、G3PCM-CODEC1-10によりアナログ/ディジタル変換を行い、B2チャネルを用いてデータの送信を開始する(S-9,図2中のデータ

トランスファー フェーズ)。

【0021】G4送信あるいはG3送信が終了すると(S-9)、終了したチャネルの呼解放を行う(S-10)。呼解放の手順は、図2に示した通りである。そしてBチャネル2つとも送信が終了すれば、処理が終わる。

6

【0022】このように本実施例では、ISDNに接続する通信装置において、少なくとも、BチャネルデータとDチャネルデータを分離して入出力するISDNイン
10 ターフェイス部と、Bチャネルデータの情報の種別に従いデータ経路を切り換えて入出力するスイッチと、Bチャネルデータの経路において、64k非制限ディジタルデータ用の経路に速度整合を行う回路と、MODEMを1チップ化したことにより、ISDN通信端末で必須となる部品点数を削減しハードウェアの規模を大幅に縮小するとともにコストも低く抑えることができる。

【0023】なお、前配実施例ではG4ファクシミリ通信と、G3ファクシミリ通信を2本のBチャネルにより行なう場合を説明したが、本実施例では切換えSWa,

20 bの切換えによりG4ファクシミリ通信と電話通信又は G3ファクシミリと電話通信を2本のBチャネルを用い て実施することもできる。

【0024】又、前記実施例ではデータ通信として画像 情報の通話を行なうファクシミリ装置の場合を説明した が、本発明はコードデータの通信が可能なコンピュータ 装置を接続することもできる。この場合の実施例を図6 を用いて説明する。尚、図6において図1と同一の構成 要素には同一の符号を付けた。

【0025】2-1は制御部であり、CPU, ROM, 30 RAM, 時計IC, I/O, CGROM等により構成されるマイクロコンピュータ回路であり、マイクロコンピュータのソフトウェア制御により装置全体の動作制御・各種データの管理を行う。

【0026】2-2, 2-3はシリアルあるいはパラレル通信インターフェイスであり、例えばRS232C, SCSI等の通信インターフェイスを制御する。2-4は、パーソナルコンピュータあるいはワークステイション等のコンピュータ端末である。

【0027】1-7は、ISDNインターフェイス部で 40 あり、1-7-1のISDNペーシックアクセスインターフェイス、1-7-2のBチャネル切り換えSWa、1-7-3の速度整合処理部、1-7-4の速度整合処理部b、1-7-5のMODEM、1-7-6のBチャネル切り換えSWb、1-7-7のHDLCコントローラa、1-7-8のHDLCコントローラbより構成される。破線で囲まれたISDNインターフェイス部1-7はワンチップのICで構成される。ISDNペーシックアクセスインターフェイス部1-7-1は、主にISDNイヤ1・2の制御を行う。Bチャネル切り換えSWa1-7-2は、送信あるいは受信するBチャネルデ

ータの情報種別によりデータ経路を切り換える働きを行 う。データの種別には、「64k非制御ディジタル情 報」・「3. 1 Kオーディオ」・「音声」の3つの種類 がある。速度整合処理部a1-7-3, b1-7-4 は、64kbps/56kbps変換等のデータ転送レ ートの変換を処理する。MODEM1-7-5は、送信 するデータの変調・受信したデータの復調等を行う。B チャネル切り換えSWb 1-7-6は、MODEM, 速 度整合処理装置 a、bの3つのデータ経路から2つのデ ータ経路を選択し、データを入出力する。HDLCコン トローラa1-7-7は、送信するBチャネルデータの フレーミング、受信したBチャネルデータのデフレーミ ング等の処理を行う。HDLCコントローラb1-7-8は、送信するBチャネルデータのフレーミング、受信 したBチャネルデータのデフレーミング等の処理を行 う。G3-PCM-CODEC1-10、TEL-PC M-CODEC1-11は、それぞれの特性で、受信時 はディジタルデータをアナログデータに変換し、送信時 はアナログデータをディジタルデータに変換する。1-12は、電話回路であり通話に使用される。1-13 は、パルストランス等よりなる回線インターフェイスで あり、Bチャネルデータ、Dチャネルデータはこの回線 インターフェイスを通して送受信される。

【0028】以上の構成において、コンピュータ端末2-4は、通信インターフェイス部 b 2-3 , 通信インターフェイス部 a 2-2を介して、制御部2-1とデータの送受信を行う。コンピュータ端末 a 2-4より発生したデータは I S D N インターフェイス部 1-7により送信され、 I S D N インターフェイス部 1-7により受信されたデータは、コンピュータ端末6-3に送信される。

【0029】以上のように本発明の第1実施例では、ISDNに接続する通信装置において、少なくとも、BチャネルデータとDチャネルデータを分離して入出力するISDNインターフェイス部と、Bチャネルデータの情報の種別に従いデータ経路を切り換えて入出力する手段と、Bチャネルデータの経路に沈いて、64k非制限ディジタルデータ用の経路に速度整合を行う手段と、MODEMを1チップ化し、ISDN通信端末で必須となる部品点数を削減しハードウェアの規模を大きく縮小するとともにコストも低く抑える。

【0030】また、Bチャネルの経路において、64k 非制限ディジタル用の経路を2チャネル有する事により、多種類のディジタル通信がマルチアクセスで実現可能となる。

【0031】さらに、前記1チップ化された構成要素に加えBチャネルデータの情報の種別に従い切り分けられたデータ経路を選択する手段と、選択されたBチャネルデータ経路のHDLC制御を行う手段を1チップ I C内に内蔵し、その1チップ I Cにシリアルあるいはパラレ

ル通信インターフェイスを接続する事により、パソコン・ワークステイション等を簡単に ISDN回線に接続する事が可能となる。そのため、スタンドアローンの端末を、マルチメディア・ISDN回線マルチアクセス端末へと展開することが、低コスト・低実装面積で実現可能となる。

8

【0032】 [第2実施例] 次に第2の実施例として停電時においてもバックアップ電源を用いる事なく網からの給電のみで電話機能を動作させることができる ISD N通信端末装置を説明する。

【0033】以下、図面を参照して本発明の第2実施例を詳細に説明する。

【0034】まずブロック図である図7を用いて第2実施例の構成の概要を説明する。

【0035】3-1は制御部であり、CPU, ROM, RAM、時計IC、I/O、CGROM等により構成さ れるマイクロコンピュータ回路であり、マイクロコンピ ュータのソフトウエア制御により装置全体の動作制御・ 各種データの管理を行う。3-2は操作部であり、各種 20 キー,表示部等により構成され、オペレータのキー入力 の受付や、各種情報の表示を行う。3-3は読取部であ り、CCD、AD変換回路、画像処理回路等により構成 され光学的に読取られたデータに対し光電変換、AD変 換, 画像補正, 2値化処理等の画像処理を行う。3-4 は記録部でありサーマルプリンタ、レーザビームプリン タ,インクジェット等の画像出力装置であり、読取部3 -3で読取られた画像データ、受信した画像データある いは制御部により形成され画像データを出力する。3-5は画像処理部であり、圧縮コード符号化・復号化処理 30 回路,画像データ拡大縮小回路等よりなり、読み取った 画像データの符号化、受信した画像データの復号化、復 号化したデータの出力等の画像処理を行う。3-6は共 有メモリであり、読み取った画像データ,受信した画像 データ等を格納する。3-7はパルストランス等よりな るISDN回線インターフェースである。

【0036】3-8はISDNインターフェース部であり、レイヤ1インターフェース3-8-1、MODEM3-8より構成される。ISDNインターフェース部3-8は1チップのICで構成される。

40 【0037】レイヤ1インターフェース部3-8-1 は、1SDNレイヤ1の制御を行い、通信データバス1-Aを介して日チャネルデータ、Dチャネルデータ等を入出力する。送信あるいは受信する日チャネルデータの情報種別には、「非制限ディジタル情報」、「3.1Kオーディオ」、「音声」の3つの種類がある。MODEM3-8-2は、送信するデータの変調、受信したデータの復調等を行う。3-9はパスインターフェースョであり、通信データバス3-Aを介して送受信する日チャネルデータ・Dチャネルデータの組立、分解を行う。3

50 - 10は切換えSWであり、分解されたBチャネルデー

タ、Dチャネルデータのデータ経路を設定する。3-1
1、3-12、3-13のHDLCコントローラは、送信するDチャネル、Bチャネルデータのフレーミング、受信したDチャネル、Bチャネルデータのデフレーミング等の処理を行う。3-16のG3-PCM-CODECは、それで、3-14のTEL-PCM-CODECは、それでれの特性(CCITT勧告G、711)で、受信時はディジタルデータをアナログデータに変換する。3-15は電話回路であり通話に使用される。3-17はパスインターフェース6であり、通信データパス3-Aを介して送受信するDチャネルデータの組立、分解を行う。3-18は1チップマイコンでありISDNレイヤ2・3の制御を行う。ただし、本1チップマイコンは停電時のみレイヤ制御等の動作を実行する。

から4線のファントム給電で送られてくる40V(400mW程度)の電圧を、スイッチングレギュレータ等で5Vの電圧に変換し停電時に必要な各回路に給電を行う給電回路と、電源監視回路よりなり、電源監視回路の制御により商用電源と回線からの給電の切り換えを行う。【0039】次に図8を用いて通信データパス3ーAについて説明する。通信データパス3ーAを流れるデータは、一例として図8に示されるように、同期信号(SYNC)、データクロック(CLK)、送信データ(TDATA)、受信データ(RDATA)により構成される。送信データ、受信データは図に示されるようなフォーマットで同期信号に従って送受信され、通信データパス3ーAに接続する装置は、同期信号・クロックを用い

【0038】3-19は給電装置であり、ISDN回線

【0040】本第2実施例のファクシミリ装置で実行される通信制御手順は図3に示したものと同一であり、又図3中のSET UPメッセージの内容は図4に示したものと同一である。又、SET UPメッセージでやりとりされる端末の能力を表わす情報転送能力も、図5に示したものと同一である。よって、図3~図5の説明は省略する。

てこのフォーマットの分解・組立を行う。

【0041】次に、停電時の通話制御に必要となる回路のブロック図である図9と給電装置の詳細図である図10とフローチャートである図11を用いて、停電時の通話動作について説明する。図9は図7中の点線で示される配線に接続する回路を抜き出し表したものである。

【0042】3-15は音声と音声信号の変換を行うハンドセットであり、3-15-1はフックスイッチであり、オフフックを検出する。3-15-2はマイク、3-15-3はスピーカである。3-2は使用者がオペレーションを行う操作部であり、3-2-2はキー入力部である。3-19は給電装置である。3-14は信号のA/D,D/A変換を行い、ハンドセットからの音声信号のレベルの調整などの機能を備えた電話用コーデック

(TEL-PCM-CODEC) である。3-18は1 チップマイコンであり、停電時に、3-15からのオフ フックの検出、ISDNレイヤ1インターフェース部3 -8-1の制御、TEL-PCM-CODEC3-14 の制御、レイヤ2、レイヤ3の上位レイヤの制御、操作 部3-2からのキー入力の受付け等の制御を行う。

10

【0043】ここで本回路での消費電力の概略を説明するとTELーPCMーCODEC3-14,レイヤ1インターフェース部3-8-1,1チップマイコン3-1 8が100mW以下程度、その他の部分で数10mW程度であり、全体で300mW程度となり、回線から供給される電源(400mW程度)で動作可能な範囲に収まる。MODEM3-8-2は単独で300mW程度の電力を消費し、制御部3-1ともなると数W程度の消費電力を要する。従って、これらを給電により動作させることはできない。

【0044】そこで本実施例では、停電時には低電力で 動作可能な1チップマイコン3-18の制御により電話 通信を可能としたものである。

20 【0045】次に、図10にしめす給電装置の詳細図の一例を説明する。4-1はレギュレータ、4-2は電圧監視回路、4-3はトランジスタであり、4-4はダイオードである。これらの回路構成で停電が起こった場合は、まず4-2の電圧の監視回路により停電を検知し、4-3のトランジスタ、4-4のダイオードの制御により、給電を商用電源から回線からの給電(4-1のレギュレータの出力)に切り換える。レギュレータでは回線からの40V程度の電圧を5Vに変換して電源を供給する。また、4-2の電圧監視回路は、3-18の1チップマイコンに対して停電である事を知らせる。

【0046】次に停電時における通話制御の一例を図11のフローチャートを用いて説明する。尚この制御は1チップマイコン3-18によって実行される。まず、ハンドセットを上げる事により、フックスイッチがオフフック状態になる。1チップマイコンではオフフックを検出し(S2-1)、キー入力部1-2-1よりダイヤルが入力されるのを待つ(S2-2)、キー入力部1-2-1よりダイヤルが入力されると、1SDNレイヤ1インターフェース3-8-1と1チップマイコンによりレイヤ1・2・3を制御し、呼設定を実行し通話可能となる。(S2-3)の呼散定の手順は図2に示した通りである。呼散定が終了すると通信データバス3-Aを通して音声の通信(通話)が可能となる。通話が終了すると(S3-4)、呼開放を行う。(S3-5)の呼開放の手順は、図3に示した通りである。

【0047】ここで、呼接続中に停電が復帰し、給電が 回線から商用電源に切り替わった場合、1チップマイコ ンより制御部3-1に対して通話中である事を示す信号 を出力し、例えば制御部3-1中のCPUをリセットす 50 る事により(図9中RST信号を出力する。)、1チッ ンマイコン3-19と制御部1-1のロチャイルテータ が衝突するのを回避する事が可能となる。

【0048】 [第3実施例] 次に、本発明の第3の実施 例を説明する。

【0049】まずブロック図である図12を用いて構成の概要を説明する。

【0050】5-1は制御部であり、CPU, ROM, RAM, 時計IC, I/O, CGROM等により構成されるマイクロコンピュータ回路であり、マイクロコンピュータのソフトウエア制御により装置全体の動作制御・各種データの管理を行う。

【0051】5-3はパルストランス等よりなるISDN回線インターフェースである。5-4はISDNインターフェース部であり、レイヤ1インターフェース5-4-1、ディジタルMODEM5-4-2、パスインターフェースb5-4-3、1チップマイコン5-4-4より構成される。ISDNインターフェイス5-4は1チップICにより構成される。

【0052】ISDNレイヤ1インターフェース部5-4-1は、ISDNレイヤ1の制御を行い、通信データパス5-Aを介してBチャネルデータ、Dチャネルデータ等を入出力する。送信あるいは受信するBチャネルデータの情報程別には、「非制限ディジタル情報」、

「3.1Kオーディオ」、「音声」の3つの種類がある。ディジタルMODEM5-4-2は、送信するデータの変調とPCM信号への符号化、受信したデータのPCM信号の復号化と復調等を行う。

【0053】5-4-3はパスインターフェーストであり、5-Aの通信データパスを介して送受信するDチャネルデータの組立、分解を行う。5-4-4は1チップマイコンでありISDNレイヤ2、3の制御を行う。ただし、本1チップマイコンは停電時のみレイヤ制御等の動作を実行する。

【0054】5-5はパスインターフェースaであり、通信データパス5-Aを介して送受信するBチャネルデータ、Dチャネルデータの組立、分解を行う。5-6は切換えSWであり、分解されたBチャネルデータ、Dチャネルデータのデータ経路を設定する。HDLCコントローラ5-7、5-8、5-9は、送信するDチャネル、Bチャネルデータのプレーミング、受信したDチャネル、Bチャネルデータのデフレーミング等の処理を行う。5-10のTEL-PCM-CODECは、それぞれの特性(CCITT勧告G、711)で、受信時はディジタルデータをアナログデータに変換する。5-11は電話回路であり通話に使用される。

【0055】5-12は給電装置であり、ISDN回線から4線のファントム給電で送られてくる40V(400mW程度)の電圧を、スイッチングレギュレータ等で5Vの電圧に変換し停電時に必要な各回路に給電を行う

給電回路と、電源監視回路よりなり、電源監視回路の制御により商用電源と回線からの給電の切り換えを行う。

12

【0056】5-13,5-14はシリアルあるいはパラレル通信インターフェースであり、例えばRS232 C,SCSI等の通信インターフェースを制御する。5 -15はパーソナルコンピュータあるいはワークスティション等のコンピュータ端末である。

【0057】以上の構成において、5-15のコンピュータ端末は、通信インターフェース部a5-14,通信
10 インターフェース部b5-13を介して、制御部5-1とデータの送受信を行う。コンピュータ端末5-15より受信したデータはISDNインターフェース部5-4により送信され、ISDNインターフェース部5-4により受信されたデータは、コンピュータ端末5-15に送信される。停電時においては第2の実施例で説明した動作・制御と同様に、回線からの給電により通話を行うことができる。又本第3の実施例ではレイヤ1インターフェイス5-4-1,モデム5-4-2に加え、パスインターフェース5-4-3,1チップマイコン5-4-41チップのIC内に内蔵したので、より実装面積を小さくすることができる。

【0058】 〔第4実施例〕次に、本発明の第4の実施 例について説明する。第4の実施例は第1実施例の装置 に停電時にも通話を可能とする構成を加えたものである。

【0059】まずブロック図である図13を用いて構成の概要を説明する。

【0060】6-1は制御部であり、CPU, ROM, RAM、時計IC、I/O、CGROM等により構成さ 30 れるマイクロコンピュータ回路であり、マイクロコンピ ュータのソフトウエア制御により装置全体の動作制御・ 各種データの管理を行う。6-2は操作部であり、各種 キー、表示部等により構成されオペレータのキー入力の 受付や、各種情報の表示を行う。6-3は聴取部であ り、CCD、AD変換回路、画像処理回路等により構成 され光学的に読取られたデータに対し光電変換、AD変 換, 画像補正, 2値化処理等の画像処理を行う。6-4 は記録部でありサーマルプリンタ・レーザビームプリン タ等の画像出力装置であり、読取部6-3で読取られた 40 画像データ、受信した画像データあるいは制御部により 形成した画像データを出力する。6-5は画像処理部で あり、圧縮コード符号化,復号化処理回路,画像データ 拡大縮小回路等よりなり、読み取った画像データの符号 化、受信した画像データの復号化、復号化したデータの 出力等の画像処理を行う。6-6は共有メモリであり、 読み取った画像データ・受信した画像データ等を格納す る。6-7は1チップICで構成されるISDNインタ ーフェース部であり、6-7-1のISDNペーシック アクセスインターフェース、6-7-2のBチャネル切 50 り換えSWa, 6~7~3の速度整合処理部b, 6~7

- 4の速度整合処理部b, 6-7-5のMODEM, 1 O-7-6のBチャネル切り換えSWbより構成され る。6-7-1のISDNペーシックアクセスインター フェース部は、主にISDNレイヤ1・2の制御を行 う。6-7-2のBチャネル切り換えSWaは、送信あ るいは受信するBチャネルデータの情報種別によりデー タ経路を切り換える働きを行う。データの種別には、 「非制限ディジタル情報」・「3.1Kオーディオ」・ 「音声」の3つの種類がある。6-7-3, 6-7-4 の速度整合処理部a, bは、64kbps/56kbp s変換等のデータ転送レートの変換を処理する。6-7 - 5のMODEMは、送信するデータの変調・受信した データの復調等を行う。6-7-6のBチャネル切り換 えSWbは、MODEM、速度整合処理装置 a, bの3 つのデータ経路から2つのデータ経路を選択し、データ を入出力する。6-8のHDLCコントローラaは、送 信するBチャネルデータのフレーミング、受信したBチ ャネルデータのデフレーミング等の処理を行う。6-9 のHDLCコントローラbは、送信するBチャネルデー タのフレーミング、受信したBチャネルデータのデフレ ーミング等の処理を行う。6-10のG3-PCM-C ODEC. 6-110TEL-PCM-CODECは、 それぞれの特性(CCITT勧告G.711)で、受信 時はディジタルデータをアナログデータに変換し、送信 時はアナログデータをディジタルデータに変換する。6 - 12は電話回路であり通話に使用される。6-13は パルストランス等よりなる回線インターフェースであ り、Bチャネルデータ,Dチャネルデータはこの回線イ ンターフェースを通して送受信される。6-14は給電 装置であり、ISDN回線から4線のファントム給電で 送られてくる40V(400mW程度)の電圧を、スイ ッチングレギュレータ等で5Vの電圧に変換し停電時に 必要な各回路に給電を行う給電回路と、電源監視回路よ

【0061】受信時は第1実施例と同様図4の情報転送能力を検知する事により、6-7-2,6-7-6の切り換えSWa,bを制御し、送信時には送信すべきデータの種別によって6-7-2,6-7-6の切り換えSWa,bを制御し、また、SET UPメッセージ中の情報転送能力を設定し送信する。

りなり、電源監視回路の制御により商用電源と回線から

の給電の切り換えを行う。6-15は1チップマイコン

であり主にISDNレイヤ2の1部とレイヤ3の制御を

行う。ただし、本1チップマイコンは停電時のみレイヤ

制御等の動作を実行する。

【0062】図14は図13中の点線で示される配線に接続する回路を抜き出し表したものである。又、第4の実施例において、給電装置とフローは、第2の実施例で説明した図10,11と同じである。

【0063】6-12は音声と音声信号の変換を行うハンドセットであり、6-12-1はフックスイッチであ

り、オフフックを検出する。6-12-2はマイク、6-12-3はスピーカである。6-2は使用者がオペレーションを行う操作部であり、6-2-2はキー入力部である。6-14は結電装置である。6-11は信号のA/D、D/A変換を行い、ハンドセットからの音声信号のレベルの調整などの機能を備えた電話用コーデック(TEL-PCM-CODEC)である。6-15は1チップマイコンであり、停電時に、オフフックの検出、ISDNベーシックインターフェース部の制御、TEL位レイヤの制御、キー入力の受付け等の制御を行う。6-7-2はBチャネル切り換えSWであり、停電時には、B1あるいはB2チャネルと経路aを接続する。6-13はパルストランス等よりなるISDN回線インターフェス等の制御を行うの場合には、B1あるいはB2チャネルと経路aを接続する。6-13はパルストランス等よりなるISDN回線インターフェスはロストランス等よりなるISDN回線インターフェスはロストランス等よりなるISDN回線インターフェスはロストランス等よりなるISDN回線インターフェスをはロストランス等よりなるISDN回線インターションを行いませば、B1カるいはB2チャネルと経路aを接続する。6-13はパルストランス等よりなるISDN回線インターションを行い表ものである。6-2は使用者がオペルストランス等は使用者がオペルージョンを行いませば、ロスの対象を行いませば、B1カストランス等よりなのよりに使用者がオペルージャルの表ものである。6-2は使用者がオペルージャルの表ものでありますがよりますがある。6-2は使用者がオペルージャルの表ものである。6-2は使用者がオペルージャルの表ものである。6-2は使用者がオペルージャルの表ものである。6-2は使用者がオペルージャルのである。6-2は使用者がオペルージャルの表ものである。6-2は使用者がオペルージャルのである。6-2は使用者がオペルージャルの表ものである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は信号のである。6-11は使用者を表ものである。6-11は信号のである。6-11は同様のである。6-11は同

14

【0064】ここで本回路での消費電力の概略を説明すると、6-11のTEL-PCM-CODEC、ISDNペーシックインターフェース部、1チップマイコンが100mW以下程度、その他の部分で数10mW程度で20 あり、全体で300mW程度となり、回線から供給される電源(400mW程度)で動作可能な範囲に収まる。MODEMは単独で300mW程度の電力を消費し、制御部ともなると数W程度の消費電力を要する。従って、これらを給電により動作させることは出来ない。

ーフェースである。

【0065】図10の給電装置については前に説明しているのでここでは説明を省略するが、4-2の電圧監視回路は、6-15の1チップマイコンに対して停電である事を知らせる。

【0066】停電時における通話制御も図11に示した 30 ものと同一であるので説明を省略する。

【0067】ここで、呼接続中に停電が復帰し、給電が回線から商用電源に切り替わった場合、1チップマイコンより6-1制御部に対して通話中である事を示す信号を出力し、例えば6-1制御部中のCPUをリセットする事により(図14中RST信号を出力する。)、6-15の1チップマイコンと6-1の制御部のバスが衝突するのを回避する事が可能である。また、図示はしないが制御部と6-71SDNインターフェース部との間に、パッファーを介し、1チップマイコンによる通話中は通話中であることをしめす信号によりパッファーをディセーブルすることによっても、6-15の1チップマイコンと10-1制御部のバスが衝突する事を回避する

【0068】又、前配第4の実施例ではファクシミリ装置を例に説明したが本発明はコンピュータ端末にも用いることができる。この場合の構成を図15に示す。

事が可能である。

【0069】以上のようにISDNに接続する通信装置において、少なくとも、BチャネルデータとDチャネルデータを多重化したパスを入出力するISDNインターフェース部と、MODEMを1チップ化する。そのチッ

プ内で、ISDNインターフェース部と、それ以外の部分に対する給電を分離する。そして、停電時にはISDNインターフェース部にたいして、回線からの給電を行う。これにより、電話機能に要する消費電力を低減し、回線からの局給電だけで通話が可能となる。また、停電時に主にレイヤ2・3の制御を行う1チップマイコンもチップに内蔵する事により、部品点数を削減しハードウエアの規模を大きく縮小するとともにコストも低く抑えることができる。

【0070】又、シリアルあるいはパラレル通信インターフェースを接続する事により、パソコン・ワークステイション等を簡単にISDN回線に接続する事が可能となる。そのため、スタンドアローンの端末を、マルチメディア・ISDN回線マルチアクセス端末へと展開することが、低コスト・低実装面積で実現可能となる。

[0071]

【発明の効果】以上の様に、本発明によれば、通信装置 の構成を簡略化できるとともに停電時にもバックアップ 電源を使用することなく網からの給電で電話機能を動作 させることができる。

【0072】更に本発明によれば、ファクシミリ通信だけでなくパソコン通信等の幅広いデジタル通信が可能となる。

【図面の簡単な説明】

【図1】本発明の第1の実施例の通信装置の構成を示したブロック図である。

【図2】呼設定・呼解放の手順を示したフローである。

【図3】 呼設定メッセージを示した図である。

【図4】呼散定メッセージ中の伝達能力情報要素を示し た図である。

【図5】本実施例の制御動作を示したフローチャートで

ある。

【図6】図1を1部変更した実施例の構成を示したブロック図である。

16

【図7】第2の実施例の通信装置の構成を示したブロック図である。

【図8】データのフォーマットを示した図である。

【図9】停電時の通話制御に用いられる構成を示したブロック図である。

【図10】給電装置の構成を示した図である。

10 【図11】通話動作の制御を示したフローチャートである。

【図12】第3の実施例の構成を示したブロック図である。

【図13】第4の実施例の構成を示したブロック図であ ふ

【図14】第4実施例における停電時の通話制御に用いられる構成を示したブロック図である。

【図15】第4の実施例を一部変更した装置の構成を示したプロック図である。

20 【符号の説明】

1-1 制御部

1-7 ISDNインターフェイス部

1-7-1 ISDNペーシックインターフェイス

1-7-2 切り換えスイッチ

1-7-3 速度整合処理部a

1-7-4 速度整合処理部b

1-7-5 モデム

1-7-6 切り換えスイッチ

1-8 HDLCコントローラa

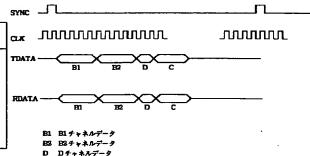
30 1-9 HDLCコントローラb

【図4】

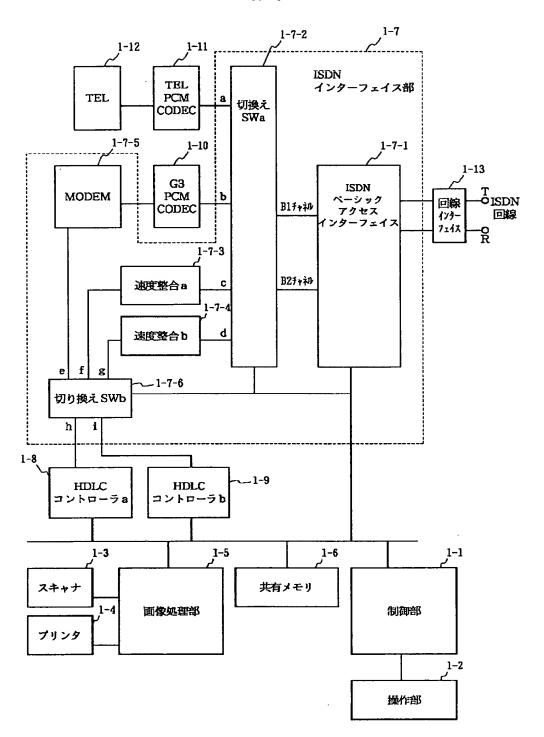
伝達能力オクテット

	DOCERDANA NO NO N						
ピット	5	4	3	2	1	0	情報転送能力
	0 0 0 1 1	0 1 1 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 1 0 1	音声 64k非制限ディジタル 予備 3.1KHzオーディオ 予備 予備

【図8】

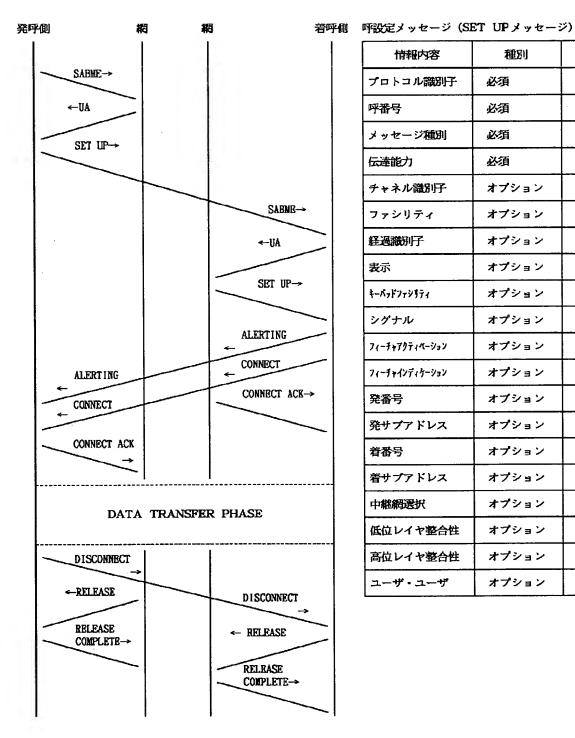


【図1】

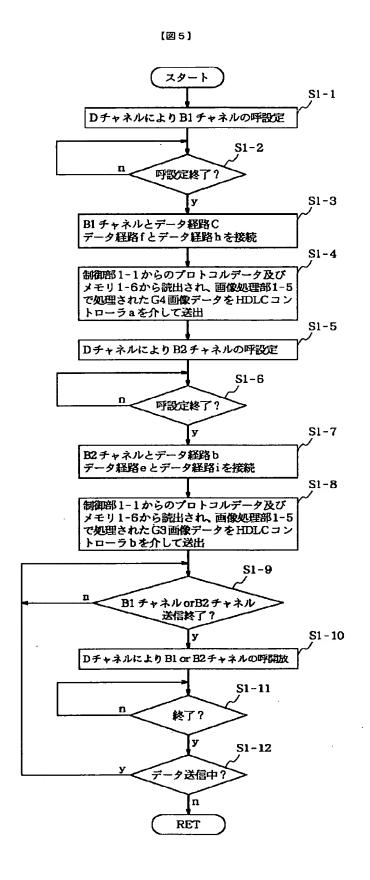


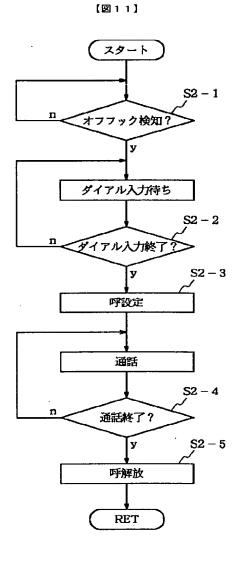
【図2】

[図3]

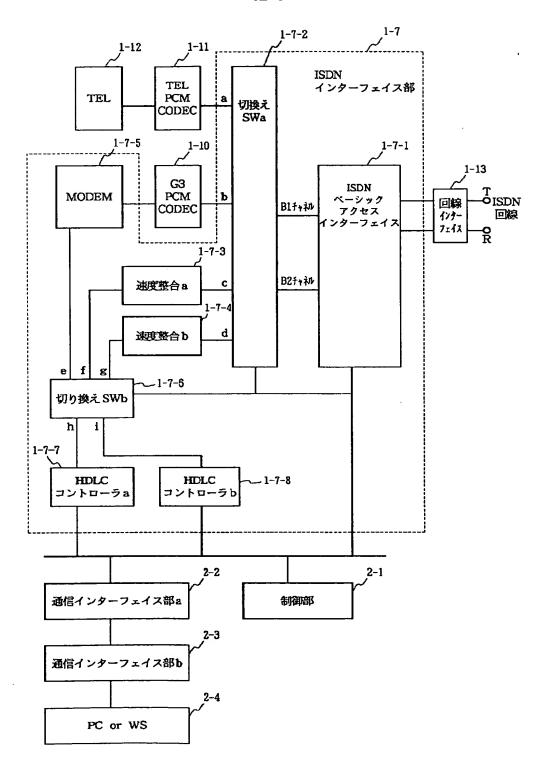


情報内容	種別	情報長
プロトコル識別子	必須	1
呼番号	必須	2~3
メッセージ種別	必須	1
伝達能力	必須	4~13
チャネル識別子	オプション	2~
ファシリティ	オプション	2~
経過識別子	オプション	2~4
表示	オプション	2~34
キーパッドファシリティ	オプション	2~34
シグナル	オプション	2~3
フィーチャアクティベーション	オプション	2~4
フィーチャインディケーション	オプション	2~5
発番号	オプション	2~36
発サプアドレス	オプション	2~23
着番号	オプション	2~35
着サプアドレス	オプション	2~23
中継網選択	オプション	2~
低位レイヤ整合性	オプション	2~16
高位レイヤ整合性	オプション	2~4
ユーザ・ユーザ	オプション	2~131

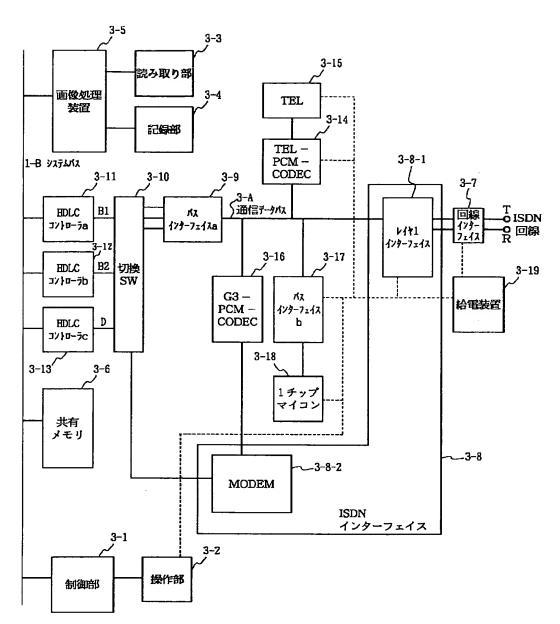




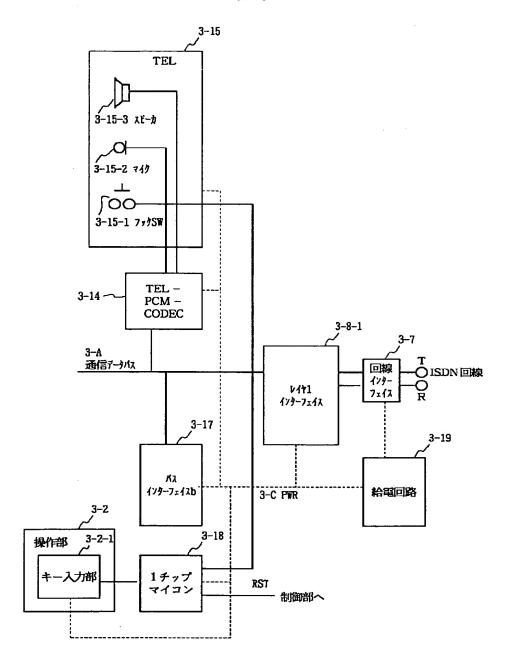
【図6】



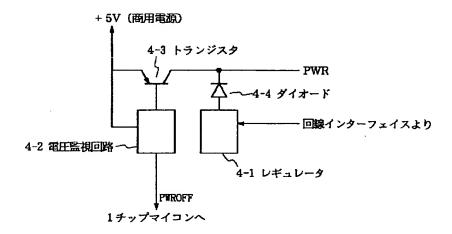
[図7]



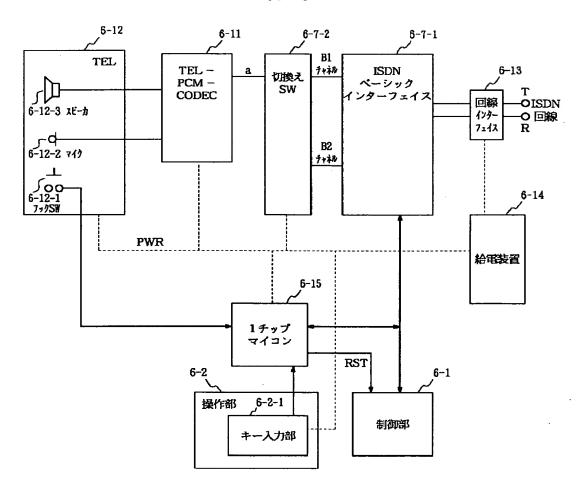
【図9】



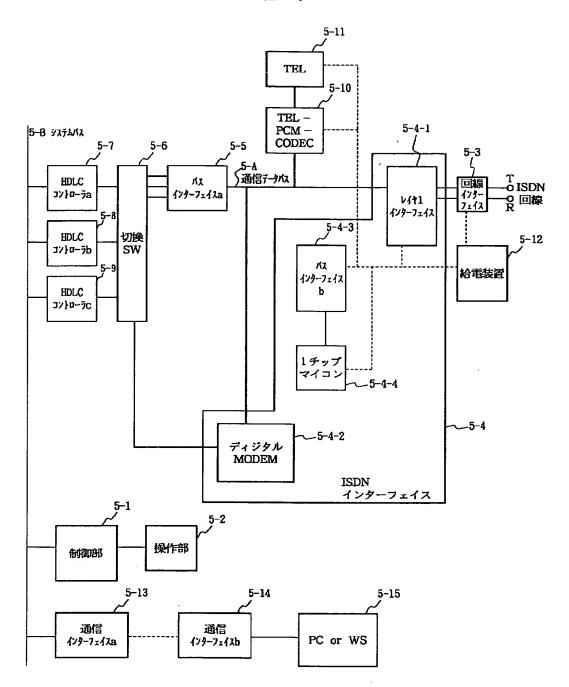
【図10】



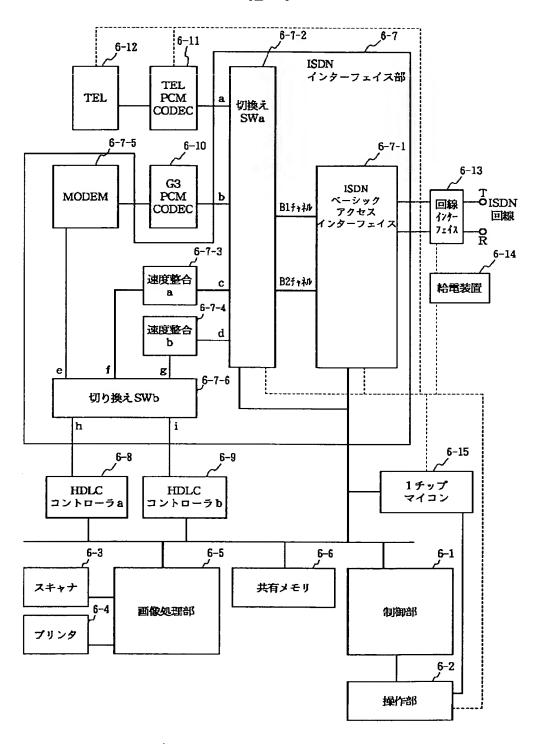
【図14】



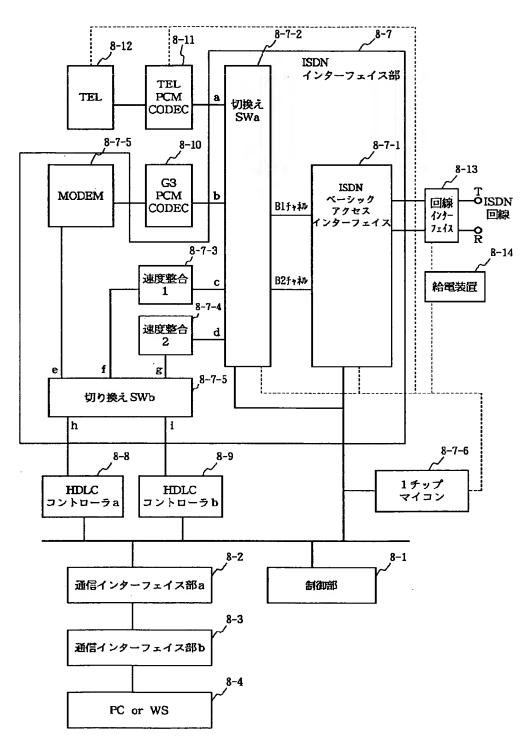
【図12】



【図13】



【図15】



フロントページの続き

(51) Int.CI.⁵

識別記号 庁内整理番号

FΙ

技術表示箇所

HO4L 29/08 HO4N 1/32

Z 2109-5C

8220-5K

HO4L 13/00

307 C